

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Нагиев Рамазан Нагиевич
Должность: Директор
Дата подписания: 15.01.2025 09:43:37
Уникальный программный код:
8d9b2d75432ceb5b55675845b1efd3d732286ff

**МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ
РОССИЙСКОЙ ФЕДЕРАЦИИ
ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ
«САНКТ-ПЕТЕРБУРГСКИЙ ГОСУДАРСТВЕННЫЙ
ЭКОНОМИЧЕСКИЙ УНИВЕРСИТЕТ»
(ФИЛИАЛ СПБГЭУ В Г. КИЗЛЯРЕ)**

УТВЕРЖДАЮ

Зам. директора по учебно-методической работе филиала
СПБГЭУ в г. Кизляре

 / Гаджибутаева

С.Р.

« 10 » сентября 2024 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

ОП.13 Архитектура аппаратных средств

Специальность: 09.02.08 Интеллектуальные интегрированные системы

Форма обучения - очная

Уровень образования: - среднее профессиональное образование
(на базе среднего общего образования)

Год набора: 2024

Кизляр

Программа учебной дисциплины разработана на основе Федерального государственного образовательного стандарта (далее – ФГОС) по специальности среднего профессионального образования (далее – СПО) 09.02.08 Интеллектуальные интегрированные системы, утвержденного Приказом Министерства просвещения Российской Федерации от 12 декабря 2022 года № 1095.

Организация-разработчик: филиал федерального государственного бюджетного образовательного учреждения высшего образования «Санкт-Петербургский государственный экономический университет» в г. Кизляре.

Разработчик:

Потапов Игорь Алексеевич
преподаватель филиала СПбГЭУ в г. Кизляре
Ф.И.О., должность



подпись

Рецензент:

Магомедова Мадина Нурмагомедовна
преподаватель филиала СПбГЭУ в г. Кизляре
Ф.И.О., должность



подпись

Рассмотрено и одобрено на заседании цикловой методической комиссии общепрофессиональных дисциплин и профессиональных модулей по специальности 09.02.08 Интеллектуальные интегрированные системы.

Протокол № 1 от « 04 » сентября 2024 г.

Председатель ЦМК  / Кадрышева Ж.А.
(подпись) (Ф.И.О.)

СОДЕРЖАНИЕ

1. ПАСПОРТ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ	4
Архитектура аппаратных средств	4
2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ.....	3
3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ	8
4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ	10
5. ОСОБЕННОСТИ ОСВОЕНИЯ ДИСЦИПЛИНЫ ДЛЯ ИНВАЛИДОВ И ЛИЦ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ	10

1. ПАСПОРТ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ

1.1. Область применения программы

Программа учебной дисциплины является частью основной профессиональной образовательной программы в соответствии с ФГОС по специальности 09.02.08 Интеллектуальные интегрированные системы.

1.2. Место учебной дисциплины в структуре основной образовательной программы

Учебная дисциплина «Архитектура аппаратных средств» является вариативной частью общепрофессионального цикла примерной образовательной программы в соответствии с ФГОС СПО по специальности 09.02.08 Интеллектуальные интегрированные системы.

1.3. Цели и задачи учебной дисциплины – требования к результатам освоения учебной дисциплины:

Учебная дисциплина обеспечивает формирование профессиональных и общих компетенций ФГОС СПО по специальности 09.02.08 Интеллектуальные интегрированные системы:

ОК 01 - Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам

ОК 09 - Пользоваться профессиональной документацией на государственном и иностранном языках.

ПК 1.2 Разрабатывать программно-аппаратные интерфейсы микроконтроллерных систем малого и среднего масштаба сложности

ПК 1.4 Выполнять работы по вводу в эксплуатацию и сопровождению системы

В результате освоения учебной дисциплины обучающийся должен уметь:

- получать информацию о параметрах компьютерной системы;
- подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;
- производить инсталляцию и настройку программного обеспечения компьютерных систем;

В результате освоения учебной дисциплины обучающийся должен знать:

- базовые понятия и основные принципы построения архитектур вычислительных систем;
- типы вычислительных систем и их архитектурные особенности;
- организацию и принцип работы основных логических блоков компьютерных систем;
- процессы обработки информации на всех уровнях компьютерных архитектур;
- основные компоненты программного обеспечения компьютерных систем;
- основные принципы управления ресурсами и организации доступа к этим ресурсам;

1.4. Рекомендуемое количество часов на освоение программы учебной дисциплины:

Максимальной учебной нагрузки обучающегося 70 часов, в том числе: обязательной аудиторной учебной нагрузки обучающегося 64 часа.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем часов
Максимальная учебная нагрузка (всего)	70
Обязательная аудиторная учебная нагрузка	64
в том числе:	-
лекции уроки	22
лабораторные работы	-
практические занятия	42
контрольные работы	-
курсовая работа (проект) (если предусмотрено)	-
Самостоятельная работа обучающегося (всего)	-
в том числе:	-
самостоятельная работа над курсовой работой (проектом) (если предусмотрено)	6
Итоговая аттестация в форме	Экзамен – 4 сем.

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала, лабораторные работы и практические занятия, самостоятельная работа обучающегося, курсовая работа (проект) (если предусмотрены)	Объем часов
1	2	3
Раздел 1. Представление информации в вычислительных системах		
Тема 1.1. Базовые понятия и основные принципы построения архитектур вычислительных систем	Содержание учебного материала Базовые понятия и основные принципы построения архитектур вычислительных систем. Системы счисления, используемые в ЭВМ. Арифметические основы ЭВМ. Алгебраическое представление двоичных чисел: прямой, обратный и дополнительный коды. Арифметические операции над числами с фиксированной и плавающей точкой.	2
	Лабораторные работы	
	Практические занятия	4
	Практическое занятие № 1 «Перевод чисел из десятичной системы счисления в двоичную систему счисления». «Перевод чисел из двоичной системы счисления в десятичную систему счисления». Практическое занятие № 2 «Перевод чисел из десятичной системы счисления в восьмеричную и шестнадцатеричную системы счисления». «Перевод чисел из восьмеричной и шестнадцатеричной систем счисления в десятичную систему счисления».	
	Контрольные работы	
	Самостоятельная работа обучающихся	-
Тема 1.2. Типы вычислительных систем и их архитектурные особенности	Содержание учебного материала Типы вычислительных систем и их архитектурные особенности. Виды информации и способы ее представления в вычислительных системах. Получение информации о параметрах компьютерной системы	2
	Лабораторные работы	
	Практические занятия	4
	Практическое занятие № 3 «Кодирование текстовой и графической информации» Практическое занятие № 4 «Кодирование звуковой и числовой информации»	
	Контрольные работы	
	Самостоятельная работа обучающихся	

<p>Раздел 2. Архитектура и принципы работы основных логических блоков вычислительных систем</p>		
<p>Тема 2.1 Организация и принцип работы основных логических блоков компьютерных систем.</p>	<p>Содержание учебного материала Организация и принцип работы основных логических блоков компьютерных систем. Алгебра логики. Основные законы алгебры логики. Понятие о минимизации логических функций. Техническая интерпретация логических функций.</p> <p>Лабораторные работы Практические занятия Практическое занятие № 5 «Построение таблиц истинности для логических высказываний»</p> <p>Контрольные работы Самостоятельная работа обучающихся</p>	<p>2</p> <p>4</p>
<p>Тема 2.2 Логические элементы, узлы, блоки и устройства компьютера</p>	<p>Содержание учебного материала Классификация элементов и устройств компьютера. Логические основы работы компьютера. Триггер. Комбинационные логические устройства: дешифраторы, шифраторы, мультиплексоры, демультиплексоры. Сумматоры. Программное управление компьютером. Принципы фон Неймана. Структура и виды команд. Архитектура компьютера.</p> <p>Лабораторные работы Практические занятия Практическое занятие №6 «Построение структурных схем логических элементов компьютера и их таблиц истинности» Практическое занятие № 7 «Получение информации о параметрах компьютерной системы» Практическое занятие № 8 «Подключение устройств компьютера»</p> <p>Контрольные работы Самостоятельная работа обучающихся</p>	<p>4</p> <p>8</p>
<p>Тема 2.3. Процессы обработки информации на всех уровнях</p>	<p>Содержание учебного материала Процессы обработки информации на всех уровнях компьютерных архитектур. Классификация и характеристики запоминающих устройств. Основная память компьютера. Оперативное (ОЗУ) и постоянное (ПЗУ) запоминающие устройства: назначение и основные характеристики. Стековая</p>	<p>4</p>

компьютерных архитектур.	память. Ассоциативная память. Кэш-память: назначение, структура, основные характеристики. Понятие виртуальной памяти. Внешняя память. Структура больших интегральных схем памяти. Виды больших интегральных схем ОЗУ. Виды больших интегральных схем ПЗУ. Расслоение памяти	
	Лабораторные работы	
	Практические занятия	10
	Практическое занятие № 9 «Исследование архитектуры системной платы» Практическое занятие № 10 «Изучение устройства системного блока ПЭВМ» Практическое занятие № 11 «Исследование работы оперативной памяти компьютера и постоянного запоминающего устройства» Практическое занятие № 12 «Исследование работы с кэш-памяти, виртуальной памяти» Практическое занятие № 13 «Изучение фрагментации реальной памяти»	
	Контрольные работы	
	Самостоятельная работа обучающихся	
Тема 2.4 Организация работы памяти компьютера	Содержание учебного материала	2
	Структура сопроцессора. Классификация процессоров по принципу организации устройства управления: процессоры со схемным управлением, процессоры с микропрограммным управлением. Схема реализации микропрограммного принципа управления процессором. RISC-, CISC-, MISC- архитектуры процессоров. Процессоры с архитектурой VLIW. Процессоры с архитектурой EPIC. Архитектура многоядерных процессоров. Режимы работы процессора. Адресация памяти в реальном режиме. Адресация памяти в защищенном режиме. Дескрипторы и таблицы. Системы привилегий. Защита памяти.	
	Лабораторные работы	
	Практические занятия	6
	Практическое занятие № 14 «Исследование технического состояния и основных характеристик центрального процессора» Практическое занятие № 15 «Параллельные порты и особенности их работы» Практическое занятие № 16 «Последовательные порты и особенности их работы»	
	Контрольные работы	
Самостоятельная работа обучающихся		
Тематика внеаудиторной самостоятельной работы		
1. «Организация компьютерных систем» 2. «Классификация элементов компьютера» 3. «Типы вычислительных систем»		
Раздел 3.		

Управление внешними устройствами		
Тема 3.1 Принципы управление внешними устройствами	Содержание учебного материала	2
	Принципы управления. Прямой доступ к памяти. Интерфейс системной шины. Способы организации совместной работы интерфейсных и центральных устройств. Последовательный и параллельный интерфейсы ввода-вывода.	
	Лабораторные работы	
	Практические занятия	6
	Практическое занятие № 17 «Идентификация и установка процессора» Практическое занятие № 18 «Изучение внутреннего устройства и программное	
	Контрольные работы	
	Самостоятельная работа обучающихся	
Тема 3.2 Внешние устройства ЭВМ	Содержание учебного материала	2
	Системы визуального отображения информации. Клавиатура. Принтер	
	Лабораторные работы	
	Практические занятия	
	Контрольные работы	
	Самостоятельная работа обучающихся	
Тема 3.3 Внешние запоминающие устройства.	Содержание учебного материала	2
	ВЗУ на гибких магнитных дисках. Накопители на жестком магнитном диске. Стриммер.	
	Лабораторные работы	
	Практические занятия	
	Контрольные работы	
	Самостоятельная работа обучающихся	
Тематика курсовой работы (проекта) (если предусмотрены)		-
Самостоятельная работа обучающихся над курсовой работой (проектом) (если предусмотрены)		-
Всего		64

3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Требования к минимальному материально-техническому обеспечению

Лаборатория технического контроля и диагностики сетевой инфраструктуры Интернета вещей (для проведения занятий всех видов, предусмотренных образовательной программой, в том числе групповых и индивидуальных консультаций, а также для проведения текущего контроля и промежуточной аттестации)

АРМ преподавателя: Компьютер Intel i5 4460/1Тб/8Гб/монитор Samsung 23" - 1 шт. IQ Board DVT T082/ видеопроектор Infocus INV30/ аудио система / компьютер Intel Pentium dual CPU E2180 @2.00 GHz/АЗУ 2Gb/Intel C33/G31 Express chipset Family/DVD-CD-ROM/ HDD 200Gb/Мышь, Клавиатура. Wiew Sonic VA1932wa монитор.

МФУ Pantum M 6507, расходные материалы

Специализированная мебель и оборудование: Учебная мебель на 10 посадочных мест, рабочее место преподавателя (стол - 1 шт., стул - 1 шт.) Инт. доска Activ Board ABV378s300 /видеопроектор BENQ MP525-V /аудио система / компьютер CPU Intel Core (TM) i5-2310, 2,9Ghz. ОЗУ 4 Gb /DVD-RW, Intel G33/G31 Express Chipset. 256 Mb HDD-500 Gb/ Atheros L1 Gib 10/100/1000. Клавиатур Мышь/ Монитор 19 VAI916W View Sovic. Компьютеры 16 шт.: CPU Intel Core (TM) i5-2310, 2,9Ghz. ОЗУ 4 Gb /DVD-RW, Intel G33/G31 Express Chipset. 256 Mb HDD-500 Gb/ Atheros L1 Gib 10/100/1000. Клавиатур Мышь/ Монитор 19 VAI916W View Sovic. Перечень лицензионного программного обеспечения: Microsoft Windows Professional (КОНТРАКТ № 5213/20 «14» сентября 2020 г, Microsoft Office Standart (КОНТРАКТ № 5213/20 «14» сентября 2020 г), 7-Zip (freeware), Acrobat Reader DC (freeware), Adobe Acrobat Reader DC (freeware), FireFox 77.0.1 (freeware), Google Chrome 83.0.4103.97 (freeware), VLC media player (freeware), K-Lite Codec Pack Full (freeware).

Перечень российского ПО:

Справочная Правовая Система КонсультантПлюс. Договор №3415от 09.10.2024

Основные характеристики 7-Zip Поддерживаемые алгоритмы: LZMA, LZMA2, PPMd, Bzip2, Deflate и Deflate64 Поддерживаемые форматы: упаковка и распаковка: 7z, BZIP2 (BZ2, TB2, TBZ, TBZ2), GZIP (GZ, TGZ), TAR, ZIP (JAR), XZ, WIM; только распаковка: ARJ, CAB, CHM, CPIO, CramFS, DEB, DMG, FAT, HFS, MBR, ISO, LZH (LHA), LZMA, MSI, NSIS, NTFS, RAR, RPM, SquashFS, UDF, VHD, XAR, Z (TAR). Также 7-Zip имеет собственную систему плагинов, позволяющую сторонним разработчикам добавлять в 7-Zip поддержку дополнительных форматов файлов. Существуют плагины[11], позволяющие распаковывать следующие форматы: LZIP, ASAR, CCD/IMG, CDI, CHD (v4), CSO, CUE/BIN, ECM, GDI, ISZ, MDS/MDF, NRG, S01, E01, Ex01, L01, Lx01, AFF, AD1, MIME, UUE, XXE, уEnc Наборы демонстрационного оборудования и учебно-наглядных пособий: мультимедийные приложения к лекционным курсам и практическим занятиям, интерактивные.

3.2. Информационное обеспечение обучения

Для реализации программы библиотечный фонд образовательной организации имеет печатные и/или электронные образовательные и информационные ресурсы, рекомендуемых для использования в образовательном процессе.

Печатные издания не используются. Дисциплина полностью обеспечена электронными изданиями.

Таблица 1 – Обеспечение дисциплины учебными изданиями

Библиографическое описание издания (автор, заглавие, вид, место и год издания, кол. стр.)	Основная/ дополнительная литература	Книгообеспеченность	
		Кол-во. экз. в библ.	Электронные ресурсы
Дьячков, В. П. Аппаратные средства персонального компьютера : учебное пособие для среднего профессионального образования / В. П. Дьячков. —	Основная	-	https://urait.ru/bcode/496826

Москва : Издательство Юрайт, 2022. — 153 с. — (Профессиональное образование).			
Новожилов, О. П. Архитектура компьютерных систем в 2 ч. Часть 1: учебное пособие для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2023. — 276 с.	Основная	-	https://urait.ru/bcode/517678
Новожилов, О. П. Архитектура компьютерных систем в 2 ч. Часть 2: учебное пособие для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2023. — 246 с.	Основная	-	https://urait.ru/bcode/517679
Толстобров, А. П. Архитектура ЭВМ: учебное пособие / А. П. Толстобров. — 3-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2023. — 162 с.	Основная	-	https://urait.ru/bcode/531870
Колдаев, В. Д. Архитектура ЭВМ: учебное пособие / В.Д. Колдаев, С.А. Лупин. — Москва : ФОРУМ : ИНФРА-М, 2021. — 383 с.	Дополнительная	-	https://profspo.ru/books/102018
Гуров, В. В. Логические и арифметические основы и принципы работы ЭВМ: учебное пособие / В. В. Гуров, В. О. Чуканов. — 3-е изд. — Москва : Интернет-Университет Информационных Технологий (ИНТУИТ), Ай Пи Ар Медиа, 2021. — 166 с.	Дополнительная	-	https://urait.ru/bcode/517677

Таблица 2 – Перечень современных профессиональных баз данных (СПБД)

№	Наименование СПБД
1	Научная электронная библиотека eLIBRARY - www.elibrary.ru
2	Научная электронная библиотека КиберЛенинка - www.cyberleninka.ru
3	Электронная библиотека Grebennikon.ru - www.grebennikon.ru

Таблица 3 – Перечень информационных справочных систем (ИСС)

№	Наименование ИСС
1	Справочная правовая система КонсультантПлюс www.consultant.ru
2	Электронная библиотечная система BOOK.ru - www.book.ru
3	Электронная библиотечная система ЭБС ЮРАИТ - www.urait.ru
4	Электронно-библиотечная система ЗНАНИУМ (ZNANIUM) - www.znanium.com
5	Электронная библиотека СПбГЭУ - opac.unecon.ru

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

Контроль и оценка результатов освоения учебной дисциплины осуществляется преподавателем в процессе проведения практических занятий и лабораторных работ, тестирования, а также выполнения обучающимися индивидуальных занятий, проектов, исследований.

Результаты обучения (освоенные умения, усвоенные знания)	Формы и методы контроля и оценки результатов обучения
Умения	
<ul style="list-style-type: none"> - получать информацию о параметрах компьютерной системы; - подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы; - производить инсталляцию и настройку программного обеспечения компьютерных систем; 	<p>Наблюдение за выполнением практического задания. Оценка выполнения практического задания. Контроль выполнения самостоятельной работы.</p>
Знания	
<ul style="list-style-type: none"> - базовые понятия и основные принципы построения архитектур вычислительных систем; - типы вычислительных систем и их архитектурные особенности; - организацию и принцип работы основных логических блоков компьютерных систем; - процессы обработки информации на всех уровнях компьютерных архитектур; - основные компоненты программного обеспечения компьютерных систем; - основные принципы управления ресурсами и организации доступа к этим ресурсам; 	<p>Собеседование, тестирование. Самостоятельная тестирование</p>

5. ОСОБЕННОСТИ ОСВОЕНИЯ ДИСЦИПЛИНЫ ДЛЯ ИНВАЛИДОВ И ЛИЦ С ОГРАНИЧЕННЫМИ ВОЗМОЖНОСТЯМИ ЗДОРОВЬЯ

Обучение обучающихся с ограниченными возможностями здоровья при наличии заявления осуществляется на основе адаптированной рабочей программы с использованием специальных методов обучения и дидактических материалов, составленных с учетом особенностей психофизического развития, индивидуальных возможностей и состояния здоровья таких обучающихся (обучающегося).

В целях освоения учебной программы дисциплины инвалидами и лицами с ограниченными возможностями здоровья Колледж обеспечивает:

- для инвалидов и лиц с ограниченными возможностями здоровья по зрению: размещение в доступных для обучающихся, являющихся слепыми или слабовидящими, местах и в адаптированной форме справочной информации о расписании учебных занятий; присутствие ассистента, оказывающего обучающемуся необходимую помощь; выпуск альтернативных форматов методических материалов (крупный шрифт или аудиофайлы);
- для инвалидов и лиц с ограниченными возможностями здоровья по слуху: надлежащими звуковыми средствами воспроизведение информации;
- для инвалидов и лиц с ограниченными возможностями здоровья, имеющих нарушения опорно-двигательного аппарата: возможность беспрепятственного доступа

обучающихся в учебные помещения и другие помещения учебного корпуса, а также пребывание в указанных помещениях.

Образование обучающихся с ограниченными возможностями здоровья может быть организовано как совместно с другими обучающимися, так и в отдельных группах или в отдельных организациях.